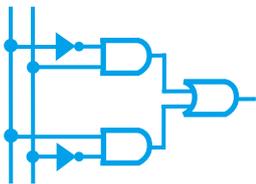




KL-310

Labo de Logique Numérique Avancée



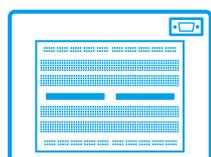
Courir les niveaux différents d'expériences de circuits de logique

Comporte les circuits de logique combinatoire, logique séquentielle, microcontrôleur, également les circuits de l'application pratique pour l'utilisation quotidienne.



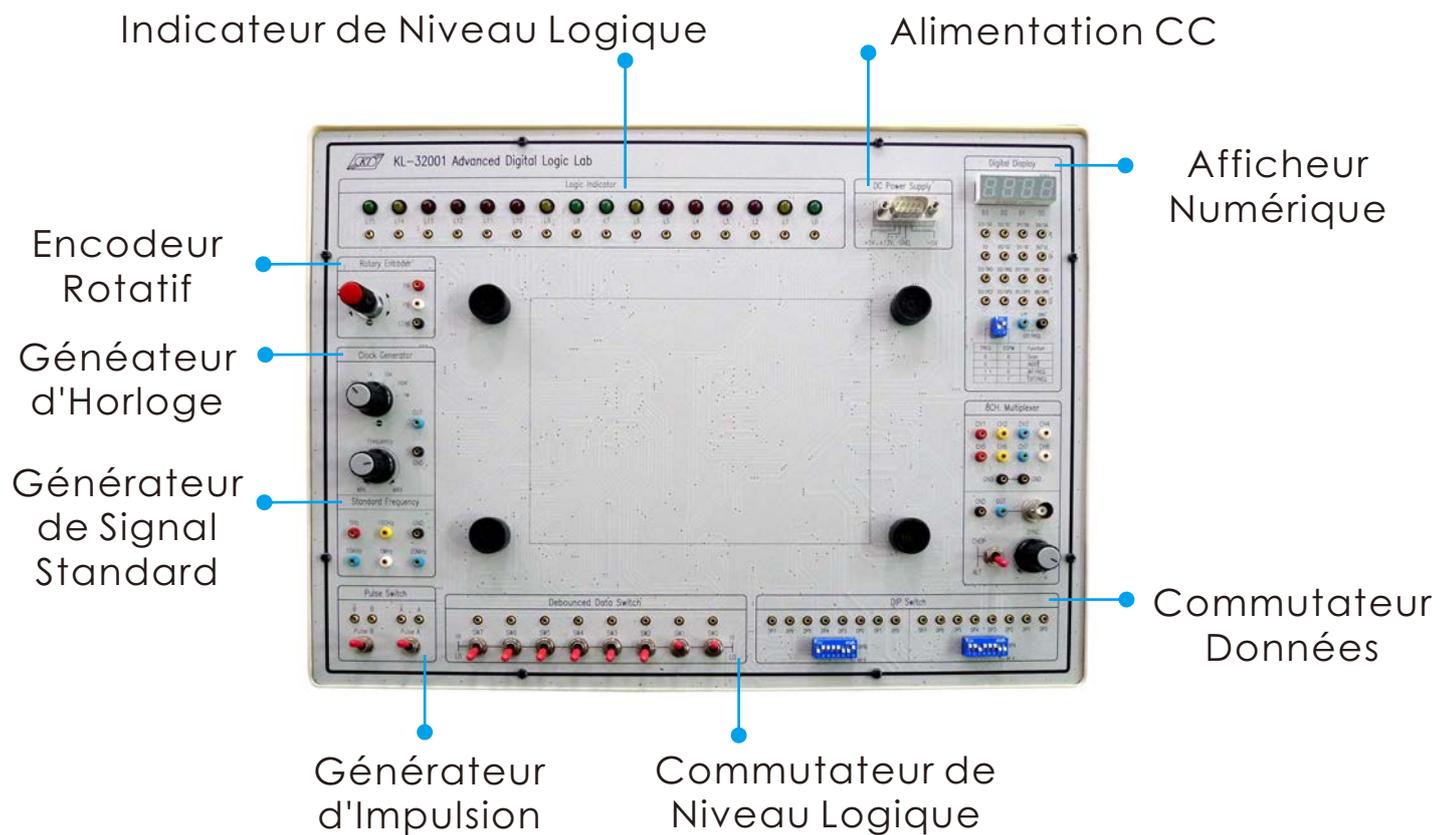
Conception du circuit de logique FPGA/CPLD

Le système adopte la conception du circuit de logique FPGA/CPLD. Et chaque module est équipé avec le circuit d'amortissement pour améliorer la protection au système et est alimenté par l'unité principale pour éviter la connexion avec la fautive source de courant.



CPLD universel & platine de test

Les étudiants peuvent mettre leur circuit en œuvre par la module de CPLD universel & platine de test, qui permet de concevoir et développer les circuits analogues et numériques dans le système.



Liste d'Expériences

- Expérience de Circuit de Logique Combinatoire
- Expérience de Logique Arithmétique & Trois-Etat & Convertisseur de Code
- Expérience de Circuit de Bascule & Logique Séquentielle & Compteur
- Expérience de Circuit de Mémoire, Matrice DEL & DAC/ADC & Interface MCU
- Expérience de Circuit de Temporisateur Digital & Analogue, Générateur d'Impulsion
- Clavier et Affichage de Contrôle de Position de Moteur Pas à Pas
- Expérience de CPLD Universel & Platine de test
- Expérience de Circuit Logique d'Encodeur, de Décodeur & de Multiplexeur
- Expérience de Circuit d'Oscillateur, Compteur d'Impulse & Charge Croissant / Décroissant
- Expérience de Comparaison Continue / SAC. & Convertisseur Pente-Duelle ADC
- Temporisateur de Précision d'Horloge Digital

